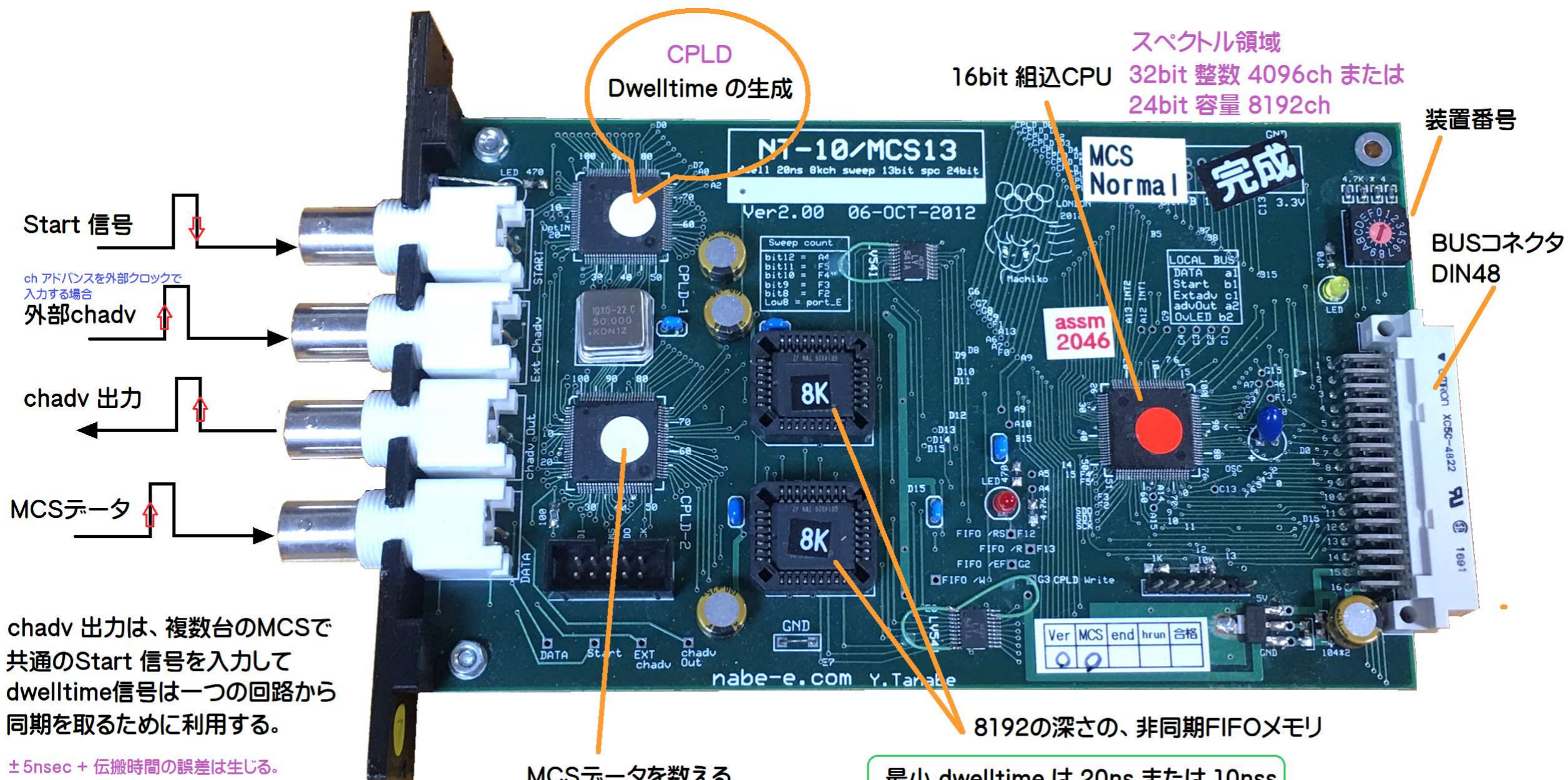


# TNB-10MCS モジュール

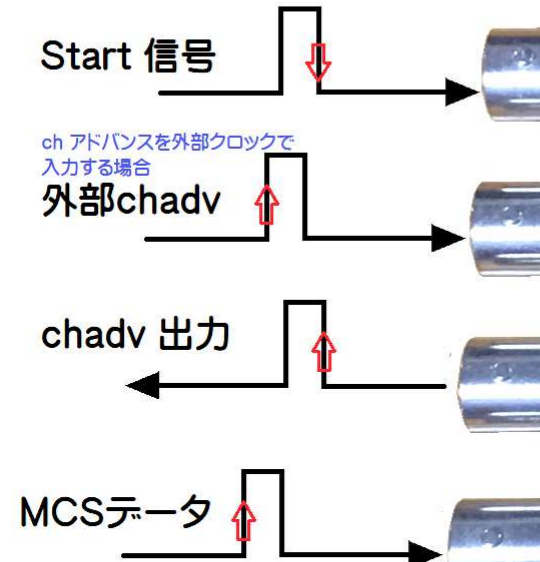


CPLD  
Dwelltime の生成

16bit 組込CPU  
スペクトル領域  
32bit 整数 4096ch または  
24bit 容量 8192ch

装置番号

BUSコネクタ  
DIN48



chadv 出力は、複数台のMCSで  
共通のStart 信号を入力して  
dwelltime信号は一つの回路から  
同期を取るために利用する。

±5nsec + 伝搬時間の誤差は生じる。

MCSデータを数える  
13bit 0 ~ 8191カウント  
CPLD

8192の深さの、非同期FIFOメモリ

最小 dwelltime は 20ns または 10ns  
搭載する水晶発振オシレータで区別  
100MHz または 50MHzを選択する。  
最大dwelltimeは 3.2 / 1.6 秒